

**INGENIERÍA EN COMPUTACIÓN - ASIGNATURAS PRIMER SEMESTRE 2017 - PARA ALUMNOS QUE CURSAN AL DÍA**

**Semestre 1**

	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	
<b>Lunes</b>		Química (C) Aula Arata Cs Es					Química (A) Aula 39									
<b>Martes</b>						Matemática A (A12) Aula 63				Matemática A (A13) Aula 15						
<b>Miércoles</b>		Programación I Aula 11 T		Programación I Aula 11, 10A, 1-2 P						Matemática A (A12) Aula 63 o (A13) Aula 15						
<b>Jueves</b>		Química (C) Aula 2 Agrim					Química (A) Aula 63									
<b>Viernes</b>		Programación I Aula 11 T		Programación I Aula 10A, 10B, 11 P						Matemática A (A12) Aula 63 o (A13) Aula 15						
<b>Sábado</b>																

**Semestre 3**

	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21
<b>Lunes</b>				Taller de Lenguajes I Sala PC 1er. Piso T		Programación III Aula 4 T				Programación III Aulas 7 y 8 P					
<b>Martes</b>								Física I (D) Aula 25							
<b>Miércoles</b>		Taller de Lenguajes I Aula 8 P						Conceptos de Arquitectura de Computadoras Aula 9							
<b>Jueves</b>				Conceptos de Arquitectura de Computadoras Aula 10B				Física I (D) Aula 44				Programación III Aula 10A T			
<b>Viernes</b>		Taller de Lenguajes I Aula 8 P						Conceptos de Arquitectura de Computadoras Sala Pc/Aula 120 P		Programación III Aulas 7 y 8 P					
<b>Sábado</b>															

**Semestre 5**

	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	
<b>Lunes</b>				Introducción al diseño lógico sala conf I o II Dpto Electrotec.							Electrotecnia y Electrónica Aula 30					
<b>Martes</b>		Estadística (E1) Sala de Medios			Matemática D1 Aula 14 (Analítico)							Conceptos de bases de datos Aula 10A P				
<b>Miércoles</b>				Introducción al diseño lógico sala conf I o II Dpto Electrotec.												
<b>Jueves</b>		Matemática D1 Aula 15 (Numérico)			Matemática D1 Aula 1 (Analítico)					Conceptos de bases de datos Aula 10A T						
<b>Viernes</b>									Electrotecnia y Electrónica Aula 30							
<b>Sábado</b>																

**Semestre 7**

	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21	
<b>Lunes</b>				Instrumentación y Control Aula 62				Circuitos Digitales y Microcontroladores. Gabinete Barcala								
<b>Martes</b>			Circuitos Digitales y Microcontroladores. Sala 1 o 2					Base de Datos Aula 10A T								
<b>Miércoles</b>			Circuitos Digitales y Microcontroladores. Sala 1 o 2				Instrumentación y Control Aula 39				Economía y Emprendedorismo Aula 1-3					
<b>Jueves</b>		Base de Datos Aula 10A P									Concurrencia y Paralelismo Aula 1-2 P					
<b>Viernes</b>				Concurrencia y Paralelismo Aula 4												
<b>Sábado</b>																

Semestre 9

	7	8	9	10	11	12	13	14	15	16	17	18	19	20	21
<b>Lunes</b>		Taller de Lenguaje PHP. Aula 2.								Taller de Lenguaje .NET. Sala grande de PCs. P (1)					
										Sistemas Distribuidos y Paralelos. Sala de máquinas de posgrado P					
<b>Martes</b>										Taller de Lenguaje .NET. Sala grande de PCs.					
									Taller de Lenguaje PHP. Aula 1-1.						
<b>Miércoles</b>		Introducción a la Computación Móvil. Aula 2.							JAVA y aplicaciones avanzadas sobre Internet. Aula 2.					Aspectos Legales de Ingeniería Informática (Aula 3)	
		Sistemas Distribuidos y Paralelos. Aula 1-3 T						Taller de Lenguaje .NET. Sala grande de PCs. P (2)							
		Diseño Centrado en el usuario. Aula 1													
<b>Jueves</b>		Diseño Centrado en el usuario. Aula 7			Taller de Lenguaje PHP. Aula 1-1.										
			Desarrollo de Software basado en Modelos. Aula 2.												
<b>Viernes</b>														Aspectos Legales de Ingeniería Informática (Aula 1-3)	
										Taller de Lenguaje .NET. Sala grande de PCs. T(1)		Taller de Lenguaje .NET. Sala grande de PCs. T(2)			

Aclaraciones:

Cuando figure una sigla entre paréntesis significa que existe más de un turno o grupo de cursada, por lo que mediante dicha sigla se puede identificar los horarios que corresponden a cada grupo

T: Teórico (cuando aparece al final)

P: Práctica (cuando aparece al final)