



## CALENDARIO ACADEMICO 2016 - Carrera: Ingeniería en Computación

### INGRESO 2016 - INGENIERIA EN COMPUTACION

#### Evaluaciones voluntarias:

14/12/2015 y 18/01/2016	Módulo Introducción a la Informática
11/12/2015	Módulo Matemática

**Curso presencial Módulo Matemática : 18/01/2016 al 20/02/2016**

**Curso presencial Introducción a la Informática : 18/01/2016 al 20/02/2016**

El Módulo de Matemática y el Módulo de Introducción a la Informática se redictarán durante el primer semestre 2016 para los alumnos inscriptos que NO hubiesen alcanzado los objetivos del Curso de Nivelación en esa área.

El Módulo de Matemática y el Módulo de Introducción a la Informática se redictarán durante el segundo semestre 2016 para alumnos y aspirantes 2017.

### CURSADAS 2016 – INGENIERIA EN COMPUTACION

	<b>Asignaturas</b>	<b>Inscripción (xx)</b>	<b>Inicio y fin (x)</b>	<b>VencimientoTP</b>
<b>PRIMER SEMESTRE 2016</b>	<ul style="list-style-type: none"> <li>○ Matemática A</li> <li>○ Programación I</li> <li>○ Química</li> <li>○ Programación II (redictado)</li> <li>○ Matemática B (redictado)</li> <li>○ Física I</li> <li>○ Programación III</li> <li>○ Taller de Lenguajes I</li> <li>○ Conceptos de Arquitectura de Computadoras</li> <li>○ Matemática C (redictado)</li> <li>○ Física II (redictado)</li> <li>○ Matemática D1</li> <li>○ Electrotecnia y Electrónica</li> <li>○ Conceptos de Bases de Datos</li> <li>○ Introducción al Diseño Lógico</li> <li>○ Estadística</li> <li>○ Concurrencia y Paralelismo</li> <li>○ Instrumentación y Control</li> <li>○ Bases de Datos</li> <li>○ Circuitos Digitales y Microcontroladores</li> <li>○ Economía y Emprendedorismo</li> <li>○ Sistemas Distribuidos y Paralelos</li> <li>○ Aspectos Legales de Ingeniería Informática</li> <li>○ Optativas Tipo A y Optativas Tipo B</li> </ul>	<p>24/02/2016 al 31/03/2016</p> <p>(24/02/2016 al 12/03/2016: promoción)</p> <p>(13/03/2016 al 31/03/2016: cursada)</p>	<p>01/03/2016 al 06/08/2016</p> <p>(21 semanas)</p>	31/07/2018
<b>SEGUNDO SEMESTRE 2016</b>	<ul style="list-style-type: none"> <li>○ Matemática B</li> <li>○ Programación II</li> <li>○ Sistemas de Representación</li> <li>○ Matemática A (redictado)</li> <li>○ Programación I (redictado)</li> <li>○ Química (redictado)</li> <li>○ Matemática C</li> <li>○ Física II</li> <li>○ Conceptos de Sistemas Operativos</li> <li>○ Taller de Lenguajes II</li> <li>○ Probabilidades</li> <li>○ Física I (redictado)</li> <li>○ Taller de Lenguajes I (redictado)</li> <li>○ Conceptos de Arquitectura de Computadoras (redictado)</li> <li>○ Introducción al Procesamiento de Señales</li> <li>○ Taller de Arquitectura</li> <li>○ Ingeniería de Software</li> <li>○ Redes de Datos I</li> <li>○ Matemática D1 (redictado)</li> <li>○ Estadística (redictado)</li> <li>○ Redes de Datos II</li> <li>○ Sistemas de Tiempo Real</li> <li>○ Taller de Proyecto 1</li> <li>○ Taller de Proyecto 2</li> <li>○ Seminario de Redacción de Textos Profesionales</li> <li>○ Optativas Tipo A y Optativas Tipo B</li> </ul>	<p>01/08/2016 al 31/08/2016</p> <p>(01/08/2016 al 14/08/2016: promoción)</p> <p>(15/08/2016 al 31/08/2016: cursada)</p>	<p>08/08/2016 al 17/12/2016</p> <p>06/02/2017 al 18/02/2017</p> <p>(21 semanas)</p>	28/02/2019

(x) Las fechas fijadas como inicio y fin de cada semestre incluyen el dictado de clases, el TOTAL de las evaluaciones y el cierre de notas por parte de los DOCENTES.

(xx) Los alumnos se inscribirán por SIU - Guaraní.



**MESAS DE FINAL 2015 – INGENIERIA EN COMPUTACION**

	Inscripción a Final	Semana de Final	Asignaturas
<b>Febrero 2016</b>	08/02 al 18/02	22/02 al 27/02	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A  Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Optativas Tipo B  Práctica Profesional Supervisada
<b>Marzo 2016</b>	14/03 al 24/03	28/03 al 02/04	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A  Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales



**UNIVERSIDAD NACIONAL DE LA PLATA  
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA**

			<p>Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Optativas Tipo B</p> <p>Práctica Profesional Supervisada</p>
<b>Abril 2016</b>	04/04 al 14/04	18/04 al 23/04	<p>Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A</p> <p>Práctica Profesional Supervisada</p>
<b>Mayo 2016</b>	25/04 al 05/05	09/05 al 14/05	<p>Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A</p> <p>Práctica Profesional Supervisada</p>
<b>Junio 2016</b>	16/05 al 26/05	30/05 al 04/06	<p>Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A</p> <p>Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica</p>



**UNIVERSIDAD NACIONAL DE LA PLATA  
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA**

			<p>Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Optativas Tipo B</p> <p>Práctica Profesional Supervisada</p>
<b>Julio 2016</b>	13/06 al 23/06	01/07 al 07/07	<p>Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A</p> <p>Práctica Profesional Supervisada</p>
<b>Agosto 2016</b>	18/07 al 28/07	01/08 al 06/08	<p>Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A</p> <p>Práctica Profesional Supervisada</p>
<b>Septiembre 2016</b>	22/08 al 01/09	05/09 al 10/09	<p>Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A</p> <p>Matemática A Matemática B Matemática C Matemática D1 Estadística</p>



**UNIVERSIDAD NACIONAL DE LA PLATA  
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA**

			Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Optativas Tipo B  Práctica Profesional Supervisada
<b>Octubre 2016</b>	03/10 al 13/10	17/10 al 22/10	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A  Práctica Profesional Supervisada
<b>Noviembre 2016</b>	24/10 al 03/11	07/11 al 12/11	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A  Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto 1 Optativas Tipo B



**UNIVERSIDAD NACIONAL DE LA PLATA  
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA**

			Práctica Profesional Supervisada
<b>Diciembre 2016</b>	14/11 al 24/11	28/11 al 03/12	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A Práctica Profesional Supervisada
<b>Febrero 2017</b>	06/02 al 16/02	20/02 al 25/02	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Taller de Proyecto II Optativas Tipo A Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Seminario de Redacción de Textos Profesionales Optativas Tipo B Práctica Profesional Supervisada
<b>Marzo 2017</b>	13/03 al 23/03	27/03 al 01/04	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos



UNIVERSIDAD NACIONAL DE LA PLATA  
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA

			<p>Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Taller de Proyecto II Optativas Tipo A</p> <p>Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Seminario de Redacción de Textos Profesionales Optativas Tipo B</p> <p>Práctica Profesional Supervisada</p>
--	--	--	--