



CALENDARIO ACADEMICO 2014 - Carrera: Ingeniería en Computación

INGRESO 2014 - INGENIERIA EN COMPUTACION

Evaluaciones voluntarias:

09/12/2013 y 20/01/2014	Módulo Introducción a la Informática
13/12/2013	Módulo Matemática

Curso presencial Módulo Matemática : 20/01/2014 al 14/02/2014

Curso presencial Introducción a la Informática : 20/01/2014 al 14/02/2014

El Módulo de Matemática y el Módulo de Introducción a la Informática se redictarán durante el primer semestre 2014 para los alumnos inscriptos que NO hubiesen alcanzado los objetivos del Curso de Nivelación en esa área.

El Módulo de Matemática y el Módulo de Introducción a la Informática se redictarán durante el segundo semestre 2014 para alumnos y aspirantes 2015.

CURSADAS 2014 – INGENIERIA EN COMPUTACION

	Asignaturas	Inscripción (xx)	Inicio y fin (x)	VencimientoTP
PRIMER SEMESTRE 2014	<ul style="list-style-type: none"> ○ Matemática A ○ Programación I ○ Química ○ Física I ○ Programación III ○ Taller de Lenguajes I ○ Conceptos de Arquitectura de Computadoras ○ Matemática D1 ○ Electrotecnia y Electrónica ○ Conceptos de Bases de Datos ○ Introducción al Diseño Lógico ○ Estadística ○ Programación II (redictado) ○ Matemática B (redictado) ○ Matemática C (redictado) ○ Física II (redictado) ○ Concurrencia y Paralelismo ○ Instrumentación y Control ○ Bases de Datos ○ Circuitos Digitales y Microcontroladores ○ Economía y Emprendedorismo ○ Sistemas Distribuidos y Paralelos ○ Aspectos Legales de Ingeniería Informática ○ Optativas Tipo A ○ Optativas Tipo B 	26/02/2014 al 31/03/2014 (26/02/2014 al 14/03/2014: promoción) (15/03/2014 al 31/03/2014: cursada)	05/03/2014 al 08/08/2014 (21 semanas)	31/07/2016
SEGUNDO SEMESTRE 2014	<ul style="list-style-type: none"> ○ Matemática B ○ Programación II ○ Sistemas de Representación ○ Matemática C ○ Física II ○ Conceptos de Sistemas Operativos ○ Taller de Lenguajes II ○ Probabilidades ○ Introducción al Procesamiento de Señales ○ Taller de Arquitectura ○ Ingeniería de Software ○ Redes de Datos 1 ○ Matemática A (redictado) ○ Programación I (redictado) ○ Química (redictado) ○ Física I (redictado) ○ Conceptos de Arquitectura de Computadoras (redictado) ○ Matemática D1 (redictado) ○ Redes de Datos II ○ Sistemas de Tiempo Real ○ Taller de Proyecto 1 ○ Taller de Proyecto 2 ○ Seminario de Redacción de Textos Profesionales ○ Optativas Tipo A ○ Optativas Tipo B 	04/08/2014 al 31/08/2014 (04/08/2014 al 17/08/2014: promoción) (18/08/2014 al 31/08/2014: cursada)	11/08/2014 al 20/12/2014 02/02/2015 al 21/02/2015 (21 semanas)	29/02/2017



UNIVERSIDAD NACIONAL DE LA PLATA
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA

- (x) Las fechas fijadas como inicio y fin de cada semestre incluyen el dictado de clases, el TOTAL de las evaluaciones y el cierre de notas por parte de los DOCENTES.
- (xx) Los alumnos se inscribirán por SIU - Guaraní.



MESAS DE FINAL 2014 – INGENIERIA EN COMPUTACION

	Inscripción a Final	Semana de Final	Asignaturas
Febrero 2014	10/02 al 19/02	24/02 al 01/03	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Optativas Tipo B
Marzo 2014	17/03 al 26/03	31/03 al 05/04	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I



UNIVERSIDAD NACIONAL DE LA PLATA
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA

			Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Optativas Tipo B
Abril 2014	07/04 al 17/04	21/04 al 26/04	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A
Mayo 2014	28/04 al 08/05	12/05 al 17/05	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A
Junio 2014	19/05 al 29/05	02/06 al 07/06	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Optativas Tipo B



**UNIVERSIDAD NACIONAL DE LA PLATA
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA**

Julio 2014	16/06 al 26/06	30/06 al 05/07	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Optativas Tipo A
Agosto 2014	21/07 al 31/07	04/08 al 09/08	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A
Septiembre 2014	25/08 al 04/09	08/09 al 13/09	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Optativas Tipo B



**UNIVERSIDAD NACIONAL DE LA PLATA
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA**

Octubre 2014	29/09 al 08/10	14/10 al 20/10	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A
Noviembre 2014	27/10 al 06/11	10/11 al 15/11	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Optativas Tipo A Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto 1 Optativas Tipo B
Diciembre 2014	24/11 al 4/12	9/12 al 15/12	Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos



**UNIVERSIDAD NACIONAL DE LA PLATA
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA**

			<p>Aspectos Legales de Ingeniería Informática Optativas Tipo A</p>
Febrero 2015	09/02 al 19/02	23/02 al 28/02	<p>Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Taller de Proyecto II Optativas Tipo A</p> <p>Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Seminario de Redacción de Textos Profesionales Optativas Tipo B</p>
Marzo 2015	16/03 al 26/03	30/03 al 04/04	<p>Prueba de suficiencia de Inglés Programación I Programación II Programación III Taller de Lenguajes I Taller de Lenguajes II Conceptos de Arquitectura de Computadoras Conceptos de Sistemas Operativos Conceptos de Bases de Datos Ingeniería de Software Taller de Arquitectura Concurrencia y Paralelismo Bases de Datos Economía y Emprendedorismo Redes de Datos II Sistemas de Tiempo Real Sistemas Distribuidos y Paralelos Aspectos Legales de Ingeniería Informática Taller de Proyecto II Optativas Tipo A</p> <p>Matemática A Matemática B Matemática C Matemática D1 Estadística Probabilidades Sistemas de Representación Química Física I Física II Electrotecnia y Electrónica</p>



UNIVERSIDAD NACIONAL DE LA PLATA
FACULTAD DE INFORMÁTICA – FACULTAD DE INGENIERIA

			Introducción al Diseño Lógico Introducción al Procesamiento de Señales Redes de Datos I Instrumentación y Control Circuitos Digitales y Microcontroladores Taller de Proyecto I Seminario de Redacción de Textos Profesionales Optativas Tipo B
--	--	--	--